

Bibliografía.

- [1] *John L. Hennessy & David A. Patterson, Computer Architecture: A Quantitative Approach 3rd Edition*, Morgan Kauffman Publishers, 1990 – Third edition 2003, ISBN 1-55860-596-7.
- [2] *John L. Hennessy & David A. Patterson, Arquitectura de Computadores: Un enfoque cuantitativo*, Mc-Graw Hill, año 1993, ISBN 84-7615-912-9.
- [3] *David A. Patterson & John L. Hennessy, Estructura y diseño de computadores: Interface circuitería / programación (3 volúmenes)*, Editorial Reverté S.A., año 2000, ISBN 84-291-2619-8.
- [4] *Carl Hamacher, Zvonko Vranesic, Safwat Zacky, Organización de computadores*, Mc-Graw Hill Inc., año 2002 – Quinta edición, ISBN 84-481-3951-8.
- [5] *Andrew S. Tannenbaun, Organización de computadores: Un enfoque estructurado*, Prentice-Hall Hispanoamericana S.A., año 1986 – 2^a Edición, ISBN 0-13-854489-1.
- [6] *Harvey M. Deitel, Introducción a los sistemas operativos*, Addison-Wesley Iberoamericana, año 1987, ISBN 0-201-640279.
- [7] *Manuel Area Moreira, Los medios y las tecnologías en la educación*, Ediciones Pirámide Grupo Añaya S.A., año 2004, ISBN 84-368-1895-4.
- [8] *Master Duria (Diseño y utilización de recursos informáticos en el aula) 1^a Edición 2003, Módulo VI, Las Tic en la enseñanza*, <http://duria.cyc.ull.es>, año 2003, Departamento de Computadoras y Control de la Universidad de La Laguna
- [9] *Zebenzui Pérez Ramos, Francisco Javier Medina Santos, Daniel Jacobo Díaz González, Memoria del Proyecto de Fin de Carrera “PORTAD y HEVAH, interfaz web y personaje 3D para la evaluación de test adaptativos en XML”*, Septiembre 2004, Escuela Técnica Superior de Ingeniería Informática de la Universidad de La Laguna.
- [10] *SPEC CPU2000 Documentation*, <http://www.spec.org/cpu2000/docs/>, Standard Performance Evaluation Cooperation
- [11] *Computer Architecture & Assembly Language HomePage Simulators* <http://www.sosresearch.org/caale/caalesimulators.html> Sos Research Group